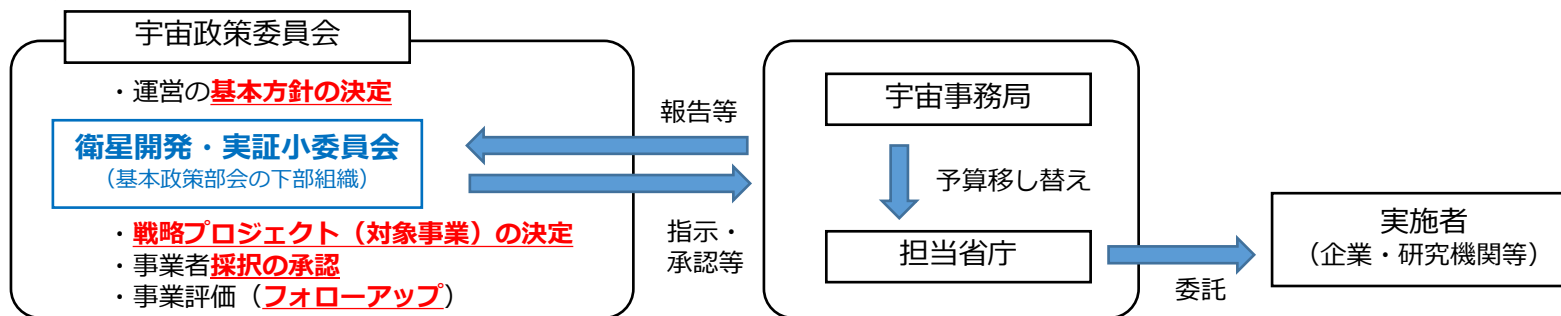


宇宙開発利用推進費【R4補正107.5億円】

- 月面開発、衛星基盤技術の強化など、**各省の縦割りを排し、連携して取り組むべき研究開発プロジェクト**を推進する予算として、宇宙開発利用推進費を計上。
- 当該予算を原資として、「**宇宙開発利用加速化戦略プログラム（スターダストプログラム）**」を創設。**衛星開発・実証小委員会において対象となる戦略プロジェクトを選定**し、内閣府に一括計上した予算を各省移し替えて執行。

○スキーム



○基本方針のポイント

- ◆ 戦略プロジェクト選定の視点
 - 視点①：安全保障や経済成長などの観点から、自立性を維持・確保する上での優先度が高い
 - 視点②：官民の共通基盤として活用が期待される技術、又は、月面開発など様々な要素技術の結集・発展が必要な技術
 - 視点③：縦割りの打破、各省連携が必要
- ◆ 小委員会の役割（対象事業決定、採択承認、フォローアップ）等

宇宙開発利用加速化戦略プログラムに係る戦略プロジェクトの選定について

令和5年1月26日
衛星開発・実証小委員会

「宇宙開発利用加速化戦略プログラムの執行に関する基本方針」（令和3年1月29日宇宙政策委員会決定）に基づき、宇宙開発利用推進費により実施する戦略プロジェクト及びその配分額等を、次のとおり定める。

配分額：103.9億円

番号	プロジェクト名称	配分額 (億円)	主担当省庁
R2-01	衛星用の通信フルデジタル化技術開発	2.0	文部科学省
R2-02	衛星データ等を活用したAI分析技術開発	2.0	国土交通省 (海上保安庁)
R2-03	小型衛星コンステレーション関連要素技術開発	10.0	経済産業省
R2-04	宇宙船外汎用作業ロボットアーム・ハンド技術開発	3.0	経済産業省
R2-05	ひまわりの高機能化技術開発	0.3	国土交通省 (気象庁)
		2.5	総務省
R2-07	月面活動に向けた測位・通信技術開発	8.3	文部科学省
R3-01	宇宙無人建設革新技術開発	5.7	国土交通省
R3-02	月面におけるエネルギー関連技術開発	2.8	経済産業省
		17.4	総務省
R3-03	月面等における長期滞在を支える高度資源循環型食料供給システムの開発	5.1	農林水産省
R3-04	小型SAR衛星コンステレーションの利用拡大に向けた実証	30.1	内閣府
R4-01	宇宙機のデジタル化を実現するマイクロプロセッサ内蔵FPGAモジュールの研究開発	2.0	文部科学省
R4-02	衛星オンボードPPPの実証機開発	1.0	文部科学省
R4-03	高安定レーザーを用いた測位衛星搭載時計の基盤技術開発	1.0	文部科学省
R4-04	次世代衛星光通信基盤技術の研究開発	5.0	総務省
R4-05	多種衛星のオンデマンドタスクキング及びデータ生産・配信技術の研究開発	5.7	経済産業省

※R4-01~05は新規選定、それ以外は継続。配分額の端数は四捨五入。

以上

衛星用の通信フルデジタル化技術開発

主担当庁：文部科学省
 連携省庁：総務省
 （事業期間3年程度）

背景・必要性

- 近年、欧米の企業により、通信周波数や通信領域を打上げ後にフレキシブルに変更でき、従来よりも大幅に高速・大容量通信が可能なフルデジタル通信ペイロードを搭載した通信衛星の開発が急速に進展。
- これらの技術は、通信衛星に留まらない汎用技術として様々な衛星への適用が可能であり、これまで困難であった打ち上げ後の柔軟な機能変更等を可能とするほか、デジタル化に伴う小型・軽量化等を実現する上でも重要な技術。
- このため、我が国が通信衛星に限らず国際競争力を確保していく上で、海外衛星に対して通信速度当たりの価格での競争力を獲得する大容量通信を可能とするフルデジタルペイロードの開発・実証を進めることが急務。文部科学省・総務省の連携により、技術試験衛星9号機(ETS-9)の開発・実証機会を活用した取組を進めることが必要。



技術試験衛星9号機

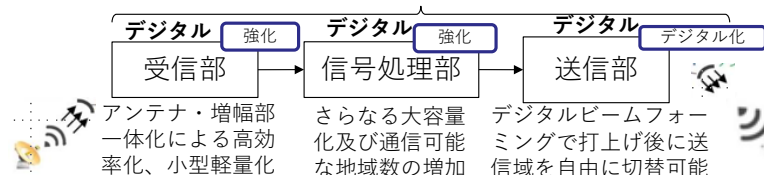
各省の役割

- 文部科学省：バス及びフルデジタル化技術開発（地上除く）
- 総務省：通信ミッション及びフルデジタル化技術開発（地上部分）

事業の内容

- 受信部、信号処理部、送信部の全てをデジタル化した大容量のフルデジタル通信ペイロードを開発する。
- 受信部は、構成する複数の機器(アンテナ・増幅器など)を一体化することで効率化、小型軽量化を図る。信号処理部は、大容量化・容量配分のフレキシブル化のため、高性能プロセッサや高速データ通信デバイス等を新規に採用した信号処理回路を開発する。送信部については、送信地域のフレキシブル化のため、増幅器を用いて複数のビームを形成するアンテナなどデジタル化のための新規開発を行う。

フルデジタルペイロード



- これらの技術を開発・実証することで、通信サービスのフレキシビリティを備え、通信速度当たりの価格での競争力を獲得する大容量通信が可能な次世代静止通信衛星を時期を逸することなく実現し、通信衛星市場における静止通信衛星の国際競争力の確保を目指すとともに、観測衛星等に幅広く適用可能なフルデジタルペイロードに関する基盤技術を獲得する。

予算配分額

- 令和2年度(補正)配分額：30.0億円
- 令和3年度(補正)配分額：12.0億円
- 令和4年度(補正)配分額：2.0億円

背景・必要性

- 米国提案の国際宇宙探査計画(アルテミス計画)などにより、今後、月の探査・開発に関する活動が拡大していくことが見込まれ、これらの活動を支える基盤整備が必要となってくる。
- その中でも、測位や通信といった基盤は、比較的初期の活動から必要とされると考えられる。具体的には、LNSS(月ナビゲーション衛星システム)や、月-地球間の超長距離の光通信システムといった基盤が想定され、諸外国においても検討が進められている。
- 今後、国際連携、標準化と言った議論も視野に、我が国がこれらの基盤整備に貢献し、リーダーシップを発揮していく上でも、文部科学省が、総務省の協力の下、月面活動に向けた測位・通信の在り方を早期に検討するとともに、コアとなる要素技術を獲得していくことが必要。

各省の役割

- 文部科学省：アーキテクチャ検討、実現手段、技術課題の整理要素技術開発
- 総務省：技術的な知見の提供、助言

予算配分額

- 令和3年度(当初)配分額：2.0億円
- 令和3年度(補正)配分額：9.0億円
- 令和4年度(補正)配分額：8.3億円

事業の内容

月面活動に向けた測位・通信システムに係る以下の事業を行う。

○測位システム関連

- ・ 月における測位システムの構築のためのアーキテクチャ検討を行い、実証機に対する要求を検討。
- ・ 上記を踏まえたシステムの実証に向けた開発・設計。
- ・ 国際動向を踏まえ、統一規格の検討に係る調査を行う。

月測位システムの構想例

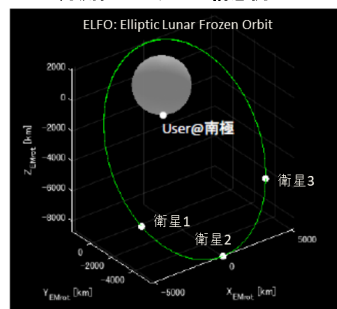
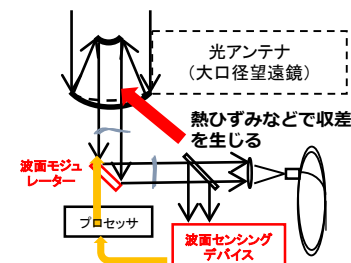


図2. ELFO上の3機配置例
 (866km × 8742km × 56.2°, ΔM = 90°)



波面センシングデバイスで収差を検出し、その情報から波面モジュレータを使って収差を補正することで効率よくファイバーに光を入射する

(要素技術の例)衛星補償光学系

○通信システム関連

- ・ 月面活動に向け、月-地球間や月近傍などでの通信アーキテクチャの検討、実現手段、技術課題の整理 等。
- ・ アーキテクチャ検討に基づく月-地球間での高速・大容量通信の実現に必要な研究開発の実施(例:高速高感度復調技術、遠距離高感度捕捉追尾技術、衛星搭載用大口径光アンテナ、衛星補償光学系などの要素技術の開発等)

プロジェクト番号：R4-01

宇宙機のデジタル化を実現するマイクロ プロセッサ内蔵FPGAモジュールの研究開発

主担当庁：文部科学省
連携省庁：経済産業省
(事業期間3年程度)

背景・必要性

- 通信・観測・測位を中心に、多様化する宇宙ニーズに対応するため、軌道上での画像処理、AI処理、柔軟な機能変更等の、**高度なデジタル機能をもつ人工衛星の研究開発が進んでいる。**
- デジタル化の中核となる半導体デバイスは、**ユーザ利便性向上のため、モジュール化**(必要な機能を一つのチップに実装する形態、SoC※1化)**が業界標準的な形態**となりつつある。
- 一方、宇宙用半導体モジュールは**海外製品しか選択肢がない状況**であり、宇宙活動の自立性を維持・確保する観点から、**国産高機能製品の開発が強く望まれている。**
- 低消費電力性能と耐放射線性能を高い水準で満足する革新的な国産MPU※2、FPGA※3の開発が進んでおり、**競争力の高い国産製品を実現することが可能な段階にある。**
- 高機能計算機モジュールの国産化により、**宇宙機の高度なデジタル化を安定的に支える共通技術基盤の保持が可能となる。**また、車載、原子力、IoT等の地上製品への波及も期待できる。

※1 System on a Chip、システム・オン・チップ

※2 Micro Processor Unit、マイクロプロセッサユニット

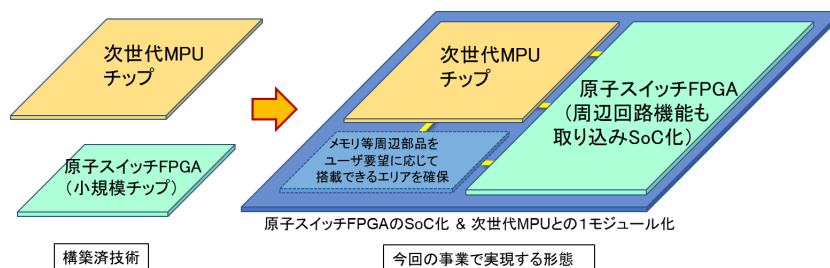
※3 Field-Programmable Gate Array、プログラマブルロジックデバイスの一種

事業の内容

- 本事業では、まずユーザ要望に基づきFPGAに実装する周辺機能を抽出し、国内企業が保有する原子スイッチ技術と、JAXAが保有する耐放射線強化技術を適用した、SoC化FPGAの回路設計、チップ試作、機能確認を行う。
- 次に、ヘテロジニアスコンピューティング※4の構成を実現するために、国産次世代MPUチップ※5と上記SoC用FPGAチップの1パッケージ化を行い、マイクロプロセッサ内蔵FPGAモジュールの試作と耐宇宙環境性の評価を行う。
- さらに、本技術普及のため、デバイス開発ツールの利用環境整備等のユーザニーズ反映の活動を実施する。

※4 MPUやFPGA等の異なる種類のプロセッサを組み合わせ、用途に応じて適したプロセッサに演算を分担させることで処理効率を高めた計算機システム。

※5 JAXAにて開発しているHR5000Sの後継MPU



各省の役割

- 文部科学省：次世代FPGA及びMPUを用いたSoCの開発
- 経済産業省：将来的な実装に向けた産業界のニーズの把握・フィードバックなど

予算配分額

- 令和4年度(補正)配分額：2.0億円

衛星オンボードPPPの実証機開発

主担当庁：文部科学省
 連携省庁：内閣府
 （事業期間3年程度）

背景・必要性

- **高分解能な衛星画像は、画像処理のために高精度な衛星軌道暦が必要**となる。高精度な衛星軌道暦の生成には、「測位衛星の高精度軌道暦」と「衛星が受信した測位衛星からの測位信号」が必要であり、**現状は、数時間から数日の処理時間が必要**である。（処理時間は測位衛星の高精度軌道暦の生成時間による）
- 衛星に複数GNSS対応受信機を搭載し、衛星搭載演算処理装置上（オンボード）でMADOCAの補正情報を使用したPPP（Precise Point Positioning: 高精度単独測位）を行うことができれば、**リアルタイムにcmオーダ（1σ）の衛星軌道位置を計算できるため、ユーザへの画像データ提供時間を大幅に短縮することが可能**となる。（官民の多様な利用ニーズを踏まえた共通基盤として活用が期待される技術）
- 本技術は政府衛星や小型衛星コンステレーションにも適用可能であり、かつ、準天頂衛星からの補正信号に基づく技術であるため、安全保障の観点からも、我が国の宇宙活動の自立性を維持・確保するために戦略的に取り組むべき優先度の高い技術開発であると考えられる。

注) MADOCA (Multi-GNSS ADvanced Orbit and Clock Augmentation) : 高精度測位補正技術

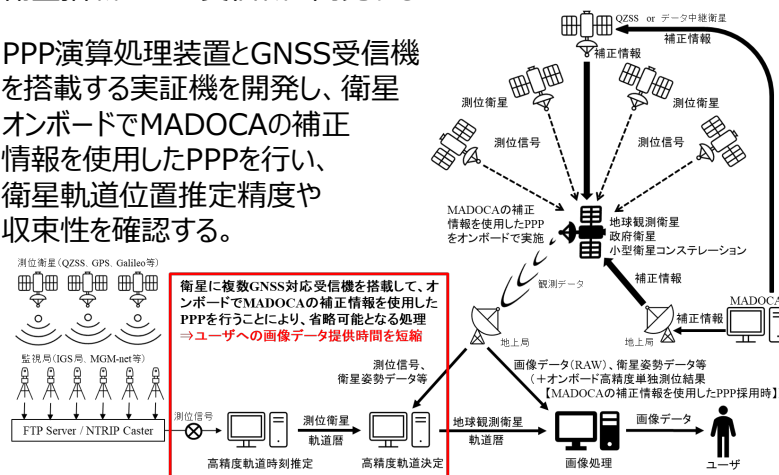
各省の役割

- 文部科学省：衛星オンボードPPP技術の開発、及び軌道上実証実験の実施
- 内閣府：準天頂衛星からのMADOCA補正情報の配信

事業の内容

「MADOCAの補正情報を使用してPPPを行うことができる演算処理装置」及び「複数GNSS対応受信機」を搭載し、衛星オンボードでMADOCAの補正情報を使用したPPPを行ってリアルタイムにcmオーダ（1σ）の衛星軌道位置推定が行える実証機を開発することを目的とする。

- MADOCAの補正信号を使用してPPPを行うソフトウェアをベースに、衛星オンボードPPP演算処理装置を開発する。
- 準天頂衛星L6信号対応GNSS受信機（地上用）をベースに、衛星搭載GNSS受信機を開発する。
- PPP演算処理装置とGNSS受信機を搭載する実証機を開発し、衛星オンボードでMADOCAの補正情報を使用したPPPを行い、衛星軌道位置推定精度や収束性を確認する。



予算配分額

- 令和4年度（補正）配分額：1.0億円

高安定レーザーを用いた 測位衛星搭載時計の基盤技術開発

主担当庁：文部科学省
連携省庁：総務省
(事業期間 3年程度)

背景・必要性

- 各国では衛星測位システムの測位精度向上を目的とした研究開発が継続して進められており、日本でも宇宙基本計画において「測位能力の維持・向上」に取り組むこととしている。測位能力の維持・向上のためには、**測位誤差の原因の1つである衛星搭載時計の高精度化、高安定化が必須**であるとともに、現状では海外から調達している**衛星搭載時計の国産化を進めていく必要**がある。
- 原子時計を凌駕する安定度を持ち、小型で堅牢性が高いことから宇宙応用が期待されている、**高安定レーザーを用いた測位衛星搭載時計を開発**することにより、衛星測位システムの精度・信頼性の向上や抗たん性の強化等を進め、日本の宇宙開発技術の自立性・安全保障の確保に貢献する。
- 2030年度以降に打ち上げ予定の準天頂衛星への搭載を目指し、今後 早急にエンジニアリングモデル（搭載環境を考慮したモデル）の設計・製作・試験を行うため、宇宙用部品を使用したモデルでも性能が変わらないことを確認するとともに、R7年度までにエンジニアリングモデルへの反映事項の検討を完了する。

各省の役割

- 文部科学省：宇宙用部品に置き換えたモデルの設計、製作、試験、評価、エンジニアリングモデルへの反映事項の検討
- 総務省：時計の周波数安定度評価・技術的助言

予算配分額

- 令和4年度(補正)配分額: 1.0億円

事業の内容

- 大学・研究機関等において、原理的に高精度化・高安定化が見込まれるヨウ素安定化レーザー等の高安定なレーザーと光周波数コム（モードロックレーザー）を組み合わせた時計の研究開発が進められている。
- 高安定レーザーを用いた時計の測位衛星への搭載を実現するためには、これらの先行事例（地上用モデル）において使用している部品を宇宙用部品に置き換えても性能が変わらない事を確認する事が重要。本事業において宇宙用部品に置き換えたモデル（以下、「宇宙用部品モデル」）を設計・製作し、宇宙環境耐性および衛星搭載環境での時計の周波数安定度を評価する。（目標： 10^{-15} 程度）
- システム開発に当たっては、開発を担うメーカーの協力が不可欠であり、協力なしに実現は困難である。このため、民間との協力体制を構築し、搭載化に向けた熱設計など実現性検討を進める。
- 宇宙用部品モデルの宇宙環境試験および周波数安定度の評価結果を考慮し、エンジニアリングモデルへの反映事項を検討し、高安定レーザーを用いた測位衛星搭載時計のエンジニアリングモデル開発に向けた知見と技術を獲得する。

