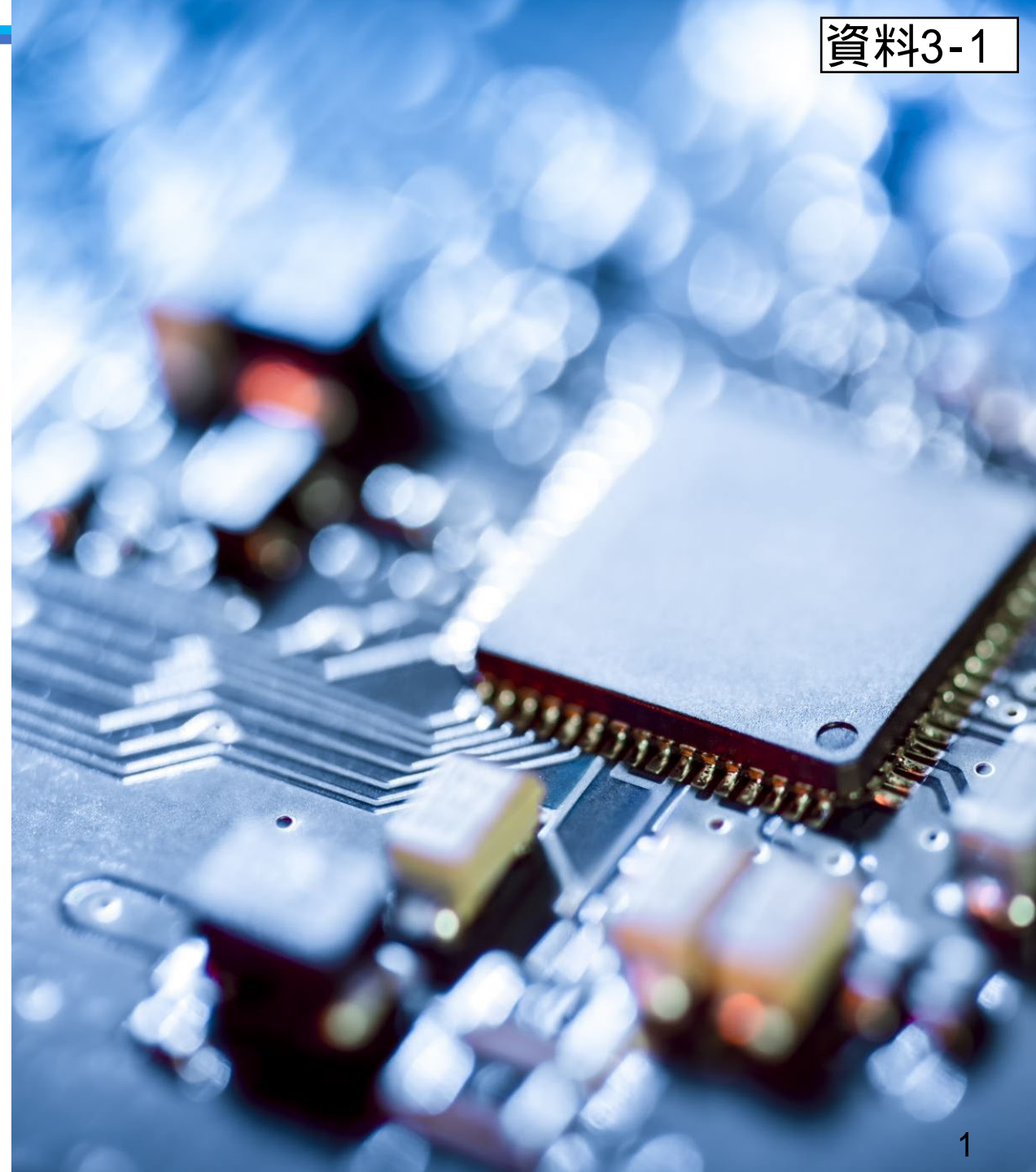


次世代半導体のアカデミアにおける 研究開発等に関する検討会 御中

令和6年2月2日

LSTC 技術研究組合 最先端半導体技術センター
Leading-edge Semiconductor Technology Center

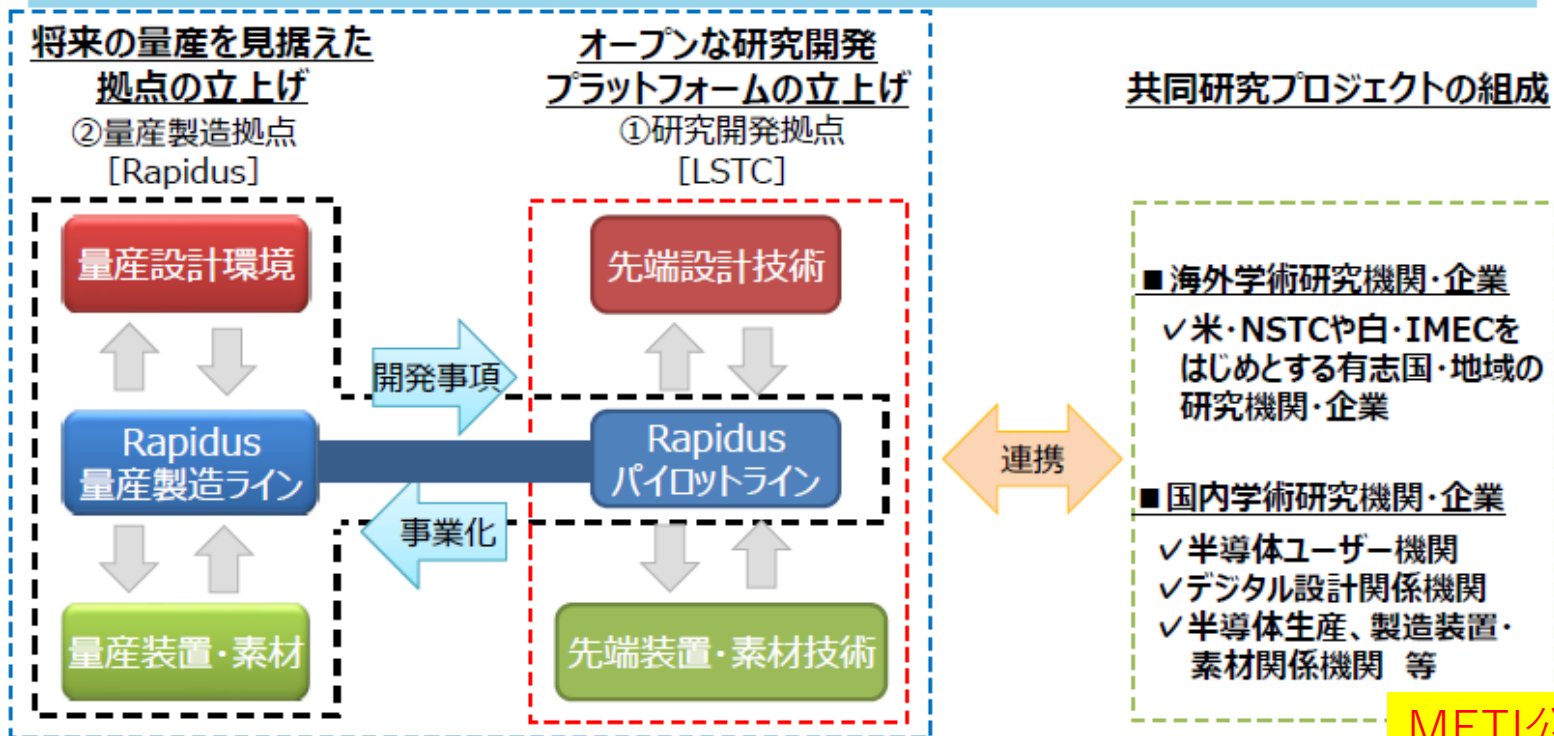


LSTCの研究開発推進状況

- LSTCの初期の研究開発ターゲットはRapidus社向け先端ロジック(beyond 2nm) 技術
- 各研究開発部門長にRapidus依頼に基づく研究開発項目策定依頼

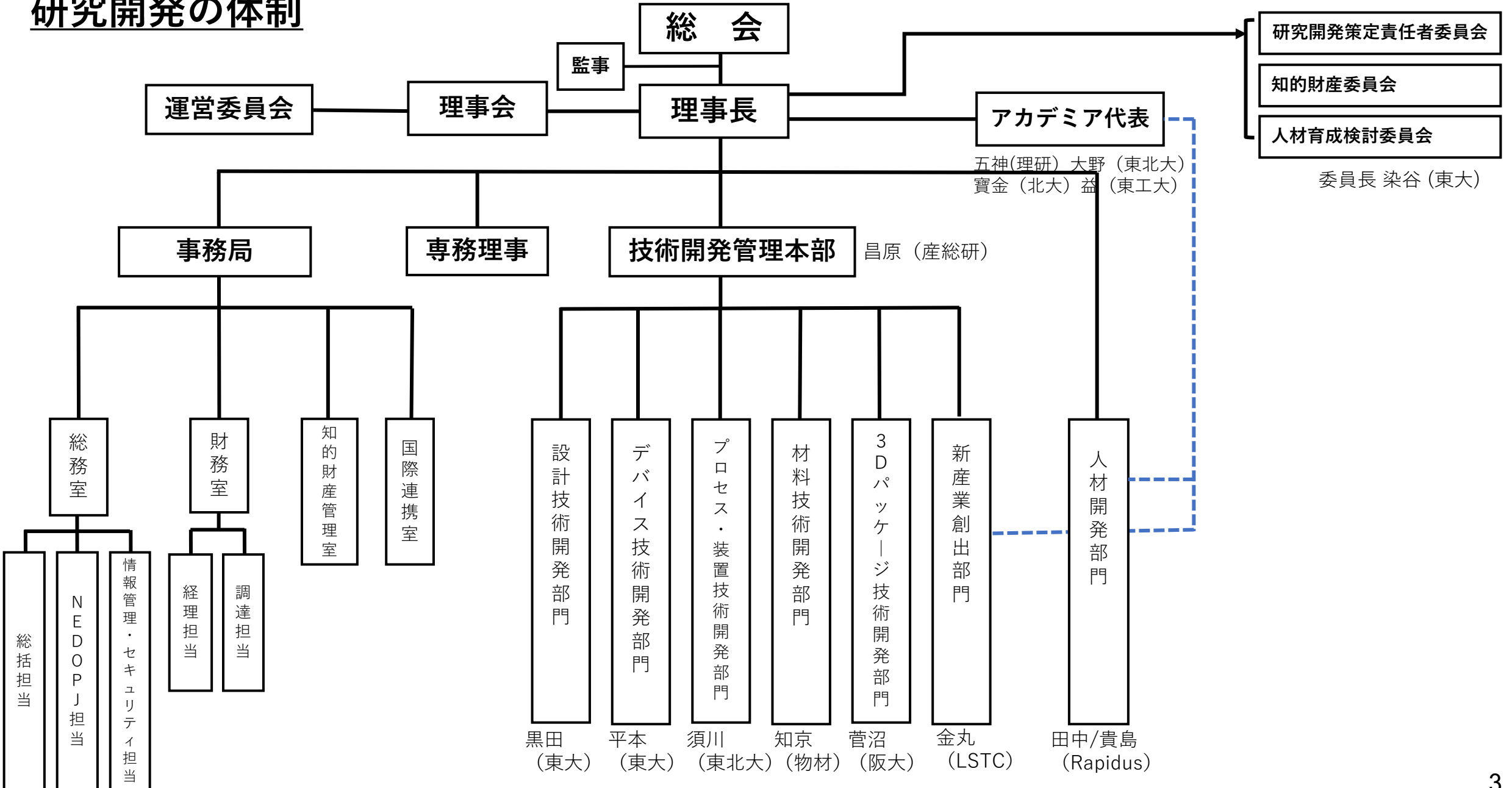
(参考) 次世代半導体プロジェクト

- 次世代半導体 (Beyond 2nm) の短TAT量産基盤体制の構築実現に向け、
 - ① **先端設計、先端装置・素材の要素技術に係るオープンな研究開発拠点**を立ち上げる。
[LSTC※] ※Leading-edge Semiconductor Technology Center
 - ② **将来の量産体制の立上げを見据えた量産製造拠点**を立ち上げる。 [Rapidus (株)]



METI公開資料

研究開発の体制



Rapidus社ニーズに基づくLSTC開発ロードマップ策定



経済産業省第9回半導体・デジタル戦略検討会議（23年5月30日開催）資料より抜粋

LSTC

技術研究組合 最先端半導体技術センター
Leading-edge Semiconductor Technology Center