

インテルの製品



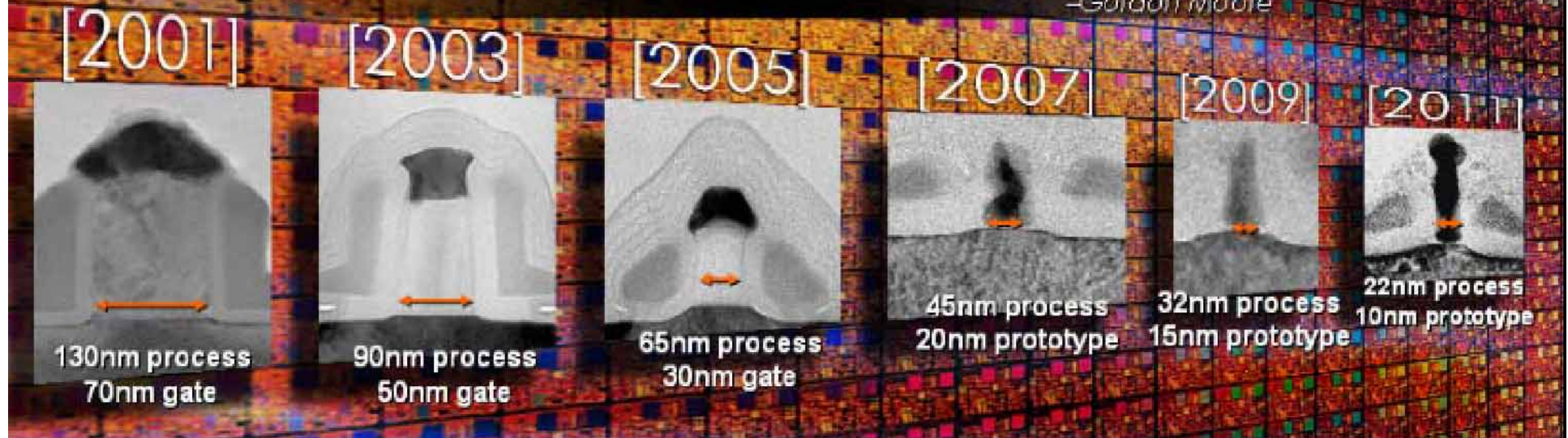
コンピュータ業界と通信業界を融合させる
End-to-End のビルディング・ブロックを提供

intel.

© 2004 Intel Corporation. 無断での引用、転載を禁じます。

半導体製造技術

An exponential can't last forever, but you can delay forever for a while...
-Gordon Moore



intel.

© 2004 Intel Corporation. 無断での引用、転載を禁じます。



半導體製

An exponential co

[2001]

[2000]



130nm process
70nm gate



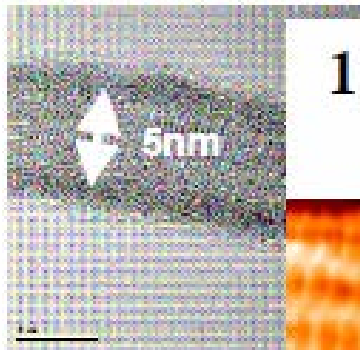
90nm pro
50nm g

intel.

© 2004 Intel Corporation. 無斷

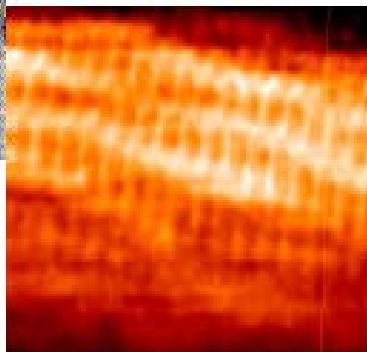
New materials
integrated
onto Si

16 nm node
2013



7nm
Si-Nanowire
Prototype

11nm node
2015

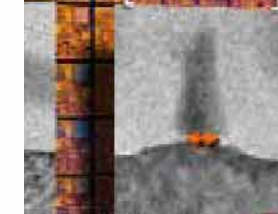


5nm
C-nanotube
Prototype

ever for a while...
Gordon Moore

[2009]

[2011]



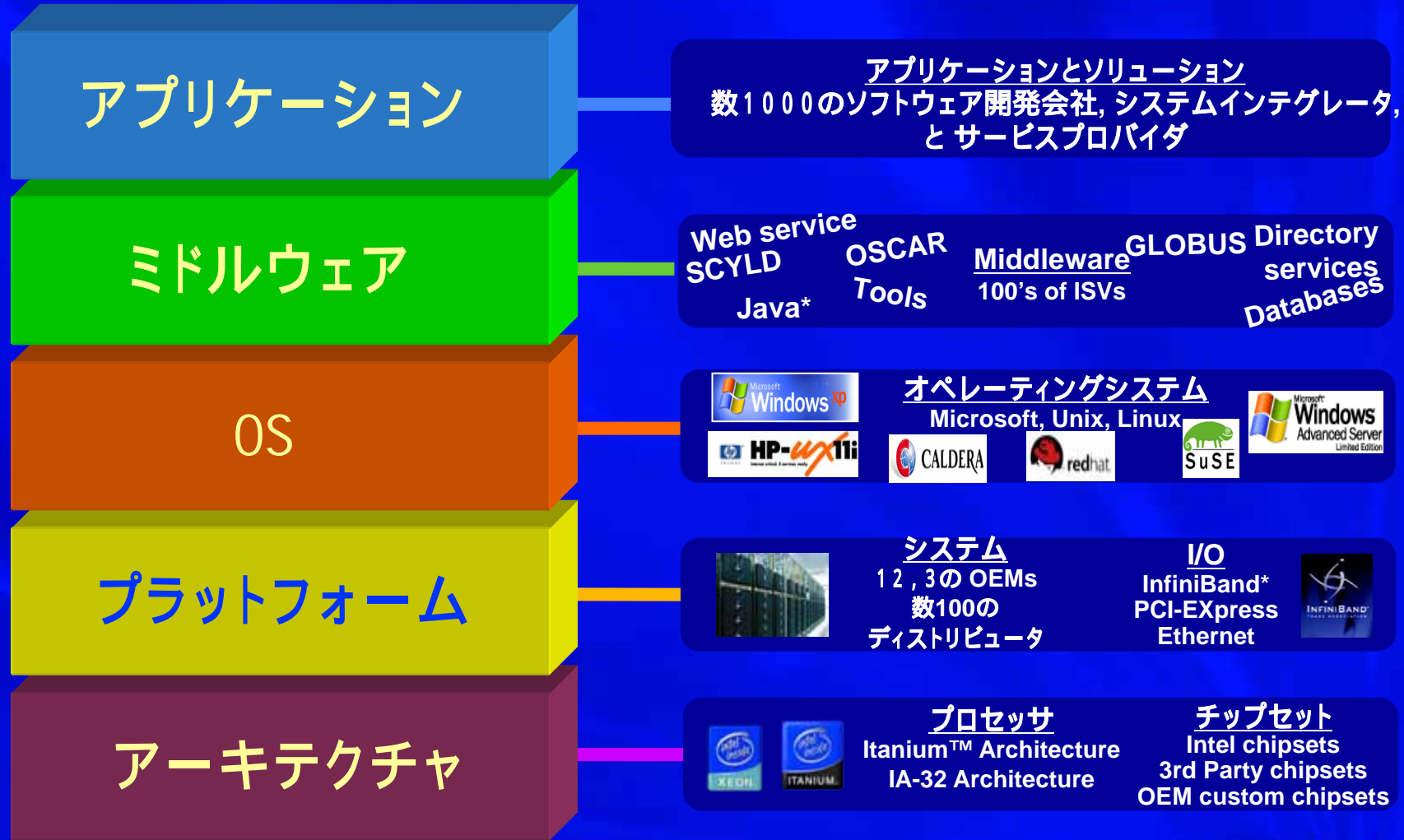
32nm process
15nm prototype



22nm process
10nm prototype



水平マーケット展開



インターフェイスを標準化して業界をあげてオープンに競争・開発を行なう



様々な種類の HPC システム ...

カスタム



ハイブリッド



COTS



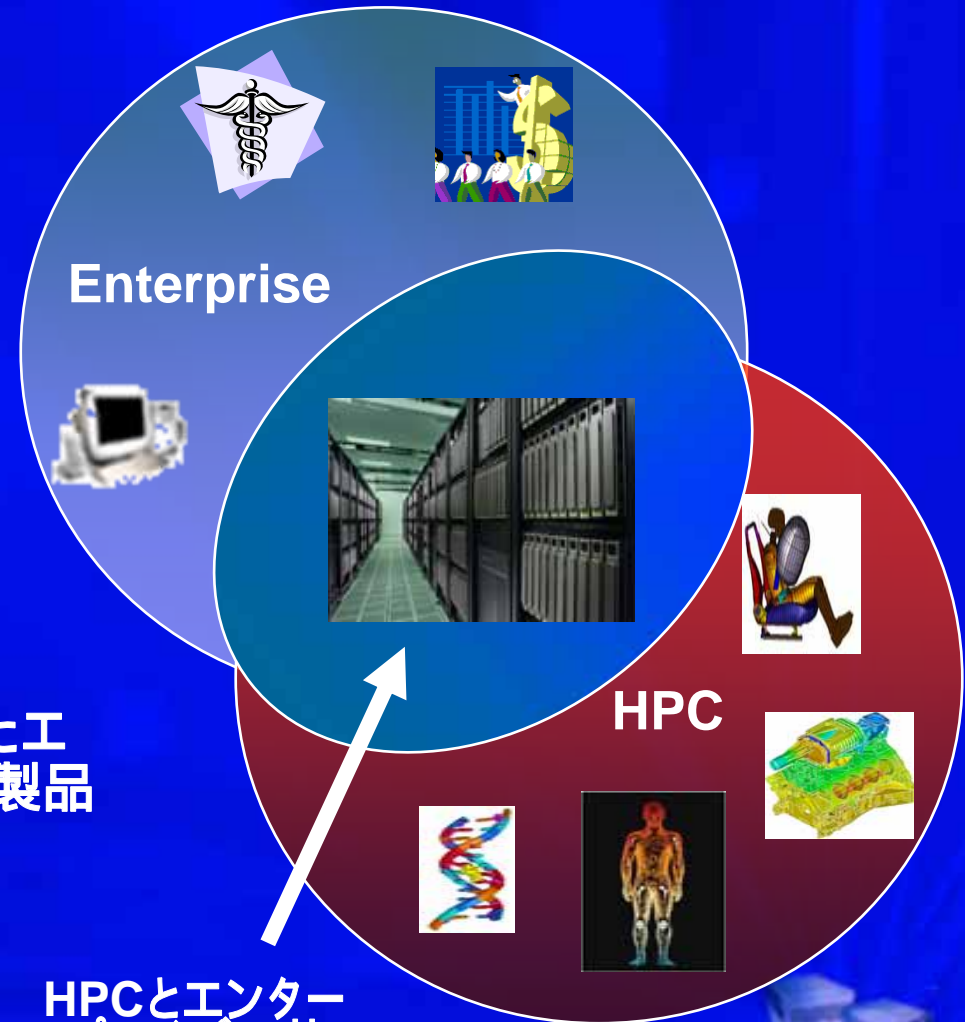
様々なユーザ要求を満足するために様々なソリューションが提供されている

- COTS (commercial off the shelf: 民生品) を利用することによりRISCを用いたハイブリッドの閉鎖的なソリューションへ対抗している:
 - 業界標準を採用するIntel[®] アーキテクチャ
 - 様々な類似技術の集約統合化(プロセッサ、商用のノード等相互接続、ボードやプラットフォーム技術)
 - 研究投資、関連業界との相互協力、戦略的な共同開発



Intel のCOTS モデル

- HPC
 - 最高レベルの技術
 - 一部の目標とする市場領域
- エンタープライズ
 - リスクをできるだけ回避
 - 広い市場領域
- Intel のモデル
 - HPC分野で最高レベルであり、またエンタープライズ市場で償却できうる製品



HPCとエンタープライズの共通部分を目標とする